

# IBISBuilder™

Edit/Tune/Create IBIS As your Wish

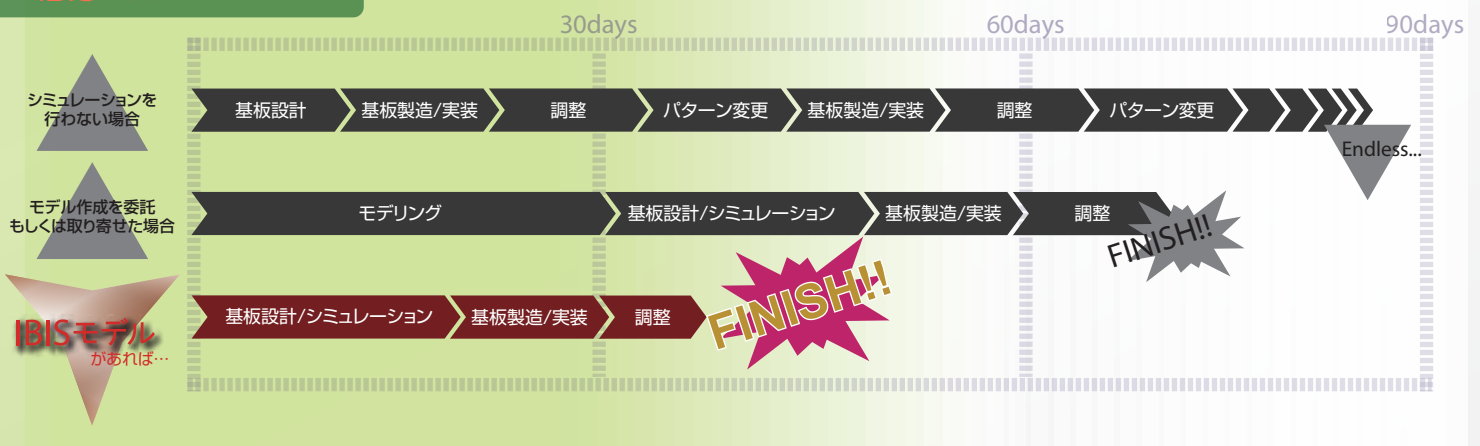
## IBISモデルを思いのままに IBISBuilder™

信号解析ツールのためのIBIS※モデルを簡単な操作で短時間に作成・編集するソフトウェアです。

- \*入手困難なIBISモデルを実測値やデータシートの情報から簡単に作成
- \*グリッドマップエディタ機能により複雑なBGAなどのピンアサインも簡単に定義
- \*ベンダー提供のモデルを編集補正
- \*簡易データベース機能で既存ライブラリから近似モデルを検索し、再利用が可能
- \*V-Iカーブを可視化の上、グラフィックスでの直接編集が可能

※ IBIS : I/O Buffer Information Specification

シグナルインテグリティ解析は  
IBISモデルが決め手です!!



### ビジュアル編集機能

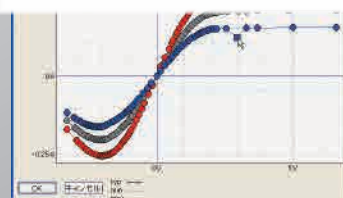
多くのIBISモデルは編集が前提ですが  
大規模デバイスにおいて  
テキストエディタでは編集が困難

IBISBuilderなら...

#### 【V-Iカーブ補正】

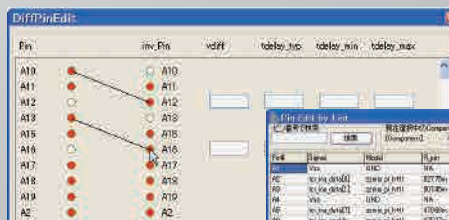
V-Iデータポイント数の過不足チェックおよび曲線補完補正  
V-Iデータ内容、シミュレータに依存する項目チェック  
etc...

ビジュアル編集機能で、容易な補正を実現します!



#### 【ピン編集】

マウス操作で差動ピンの指定も簡単に



#### 【ピン編集】

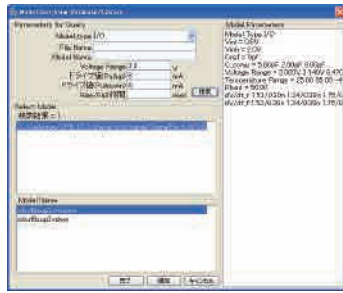
ピンアサインや各ピンの信号名、モデル名の表示、編集、ソート

Pin	Signal	Model	Type	Value	Unit
AC	100MHz	100MHz	100MHz	100MHz	100MHz
AD	100MHz	100MHz	100MHz	100MHz	100MHz
AE	100MHz	100MHz	100MHz	100MHz	100MHz
AF	100MHz	100MHz	100MHz	100MHz	100MHz
AG	100MHz	100MHz	100MHz	100MHz	100MHz
AH	100MHz	100MHz	100MHz	100MHz	100MHz
AI	100MHz	100MHz	100MHz	100MHz	100MHz
AJ	100MHz	100MHz	100MHz	100MHz	100MHz
AK	100MHz	100MHz	100MHz	100MHz	100MHz
AL	100MHz	100MHz	100MHz	100MHz	100MHz
AM	100MHz	100MHz	100MHz	100MHz	100MHz
AN	100MHz	100MHz	100MHz	100MHz	100MHz
AO	100MHz	100MHz	100MHz	100MHz	100MHz
AP	100MHz	100MHz	100MHz	100MHz	100MHz
AQ	100MHz	100MHz	100MHz	100MHz	100MHz
AR	100MHz	100MHz	100MHz	100MHz	100MHz
AS	100MHz	100MHz	100MHz	100MHz	100MHz
AT	100MHz	100MHz	100MHz	100MHz	100MHz
AU	100MHz	100MHz	100MHz	100MHz	100MHz
AV	100MHz	100MHz	100MHz	100MHz	100MHz
AW	100MHz	100MHz	100MHz	100MHz	100MHz
AX	100MHz	100MHz	100MHz	100MHz	100MHz
AY	100MHz	100MHz	100MHz	100MHz	100MHz
AZ	100MHz	100MHz	100MHz	100MHz	100MHz

#### 【モデルの追加・削除】



## 簡易データベース機能

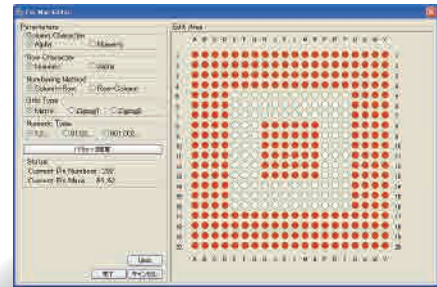


IBISファイルが増えてくると  
管理が大事

IBISBuilderなら

- \*IBISファイルからI/Oセルやパッケージデータを自動抽出
- \*名前による検索(ワイルドカードを含む)
- \*特性値による検索  
etc...IBISファイルの再利用やI/Oセル、パッケージデータなどに分けて再構築することができます。

## ピンマップエディタ

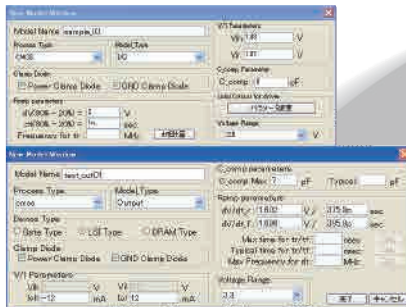


テキストエディタで  
作成するのは困難

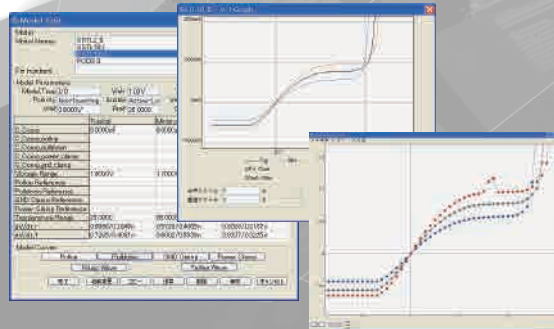
IBISBuilderなら

グラフィカルに作成できます。

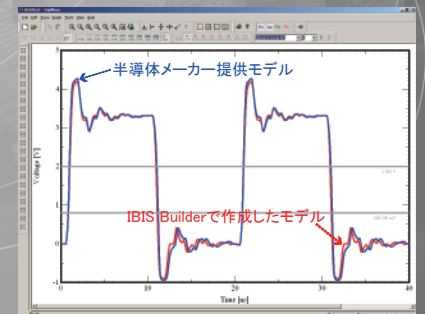
## 簡単モデル作成



## V-Iカーブ表示



## 波形比較画面



### IBISBuilder実行条件・動作環境

- ・IBIS format : ~Ver.4.1 準拠
- ・コンピューター本体 : PC/AT互換機
- ・CPU : Intel PentiumⅢ 1GHz以上、及び左記以上の互換CPU各種
- ・メモリー : 256MB以上
- ・ディスプレイ : XGA1024×768 ハイカラー 以上
- ・その他のハードウェア : ネットワークカード
- ・OS : Windows2000(SP2以降)/2003Server/XP Pro(SP2)  
他にネットワークコンポーネントとして、TCP/IP、IPX/SPX互換プロトコル
- ・HD容量 : IBISBuilderインストール用に20MB、  
インストール時にはワークエリア(10MB)を加えて30MB
- ・License : Node Lock(Mac Address)/Network(Mac Address or USB Dongle)

<http://www.cybernet.co.jp/ibis/>

・Windows及びWindows2000(SP2以降)/2003Server/XP Pro(SP2)は、Microsoft Corporationの登録商標です。  
・Pentiumは、Intel Corporationの登録商標です。

# CYBERNET

サイバネットシステム株式会社

本社 〒101-0022 東京都千代田区神田練堀町3 富士ソフトビル  
Tel: (03)5297-3324 Fax: (03)5297-3646

西日本支社 〒541-0053 大阪府大阪市中央区本町3-5-7 御堂筋本町ビル 7階  
Tel: (06)6267-2670

<http://www.cybernet.co.jp>

e-mail : [ibis@cybernet.co.jp](mailto:ibis@cybernet.co.jp)

お問い合わせ: