

各位

2010年1月22日

サイバネットシステム株式会社

## 入賞者はユーザーミーティングで発表！ 「Bluespec デザインコンテスト 2010」開催のお知らせ

サイバネットシステム株式会社（本社：東京都、代表取締役社長：田中 邦明、以下「サイバネット」）は、アメリカ ブルースペック社（本社：マサチューセッツ州）が開発し、サイバネットが販売・サポートする「Bluespec（ブルースペック）」を用いた「Bluespec デザインコンテスト 2010」を開催することをお知らせいたします。



このコンテストは、LSI 設計の次世代合成言語として期待される「Bluespec SystemVerilog（ブルースペック システムベリログ）」の有用性を設計者に広く実感していただくことを目的としています。参加者は「ソート回路」の設計を、サンプル回路とテストベンチを参考にしながら、アイデアを盛り込んでいただきます。皆様のご参加をお待ちしております！

### コンテスト概要

名称	Bluespec デザインコンテスト 2010
募集テーマ	入力されたデータの並べ替えを行う「ソート回路」を、Bluespec SystemVerilog を用いて設計する
応募資格	Verilog もしくは VHDL などのハードウェア設計言語の経験をお持ちの個人の方
応募方法	サイバネットの Bluespec 商品 Web サイトにて応募を受け付けます ※応募期間内で 30 日間のライセンスを貸与します
応募期間	2010年3月1日（月）～5月31日（月）到着分まで有効
審査および発表	サイバネット審査担当者による厳正な審査のもと、入賞作品を数点選出予定 入賞者は、2010年6月開催予定のユーザーミーティングにて発表
賞品	最新型デジタルツールを選定中
URL	<a href="http://www.cybernet.co.jp/bluespec/">http://www.cybernet.co.jp/bluespec/</a> ※コンテスト専用ページは1月28日（木）公開予定

### EDS Fair 2010 にて資料を配布

1月28日（木）～29日（金）開催の「EDS Fair 2010」の当社展示ブースにて、コンテスト詳細資料を配布します。こちらにもぜひお越しください。

### Bluespec について

LSI 設計が大規模化・複雑化していく中、従来の言語 Verilog や VHDL を用いた設計手法は、開発工数や品質の課題を抱えています。

Bluespec は、アルゴリズムだけでなく複雑なデータパスと制御ロジックも扱うことができる ESL 合成ソリューションです。LSI 設計において、モデリング・アーキテクチャの検討・インプリメント・検証全ての環境をカバーし、開発期間の大幅な低減化に貢献します。

Bluespec の詳細については、下記 Web サイトをご覧ください。

<http://www.cybernet.co.jp/bluespec/>

## お知らせ

---

本件に関するお問い合わせ サイバネットシステム株式会社

- コンテストについて  
アドバンスドソリューション統括部 ESLグループ  
TEL : 03-5297-3637 E-MAIL : bluespec@cybernet.co.jp
- 報道の方は  
広報・IR室/野口、田端  
TEL : 03-5297-3066 E-MAIL : irquery@cybernet.co.jp