

平成 15 年 5 月 19 日

発信元：サイバネットシステム株式会社 広報室
〒112-0012 東京都文京区大塚 2-15-6 ニッセイ音羽ビル
TEL.03-5978-5430 FAX.03-5978-5441
E-MAIL: irquery@cybernet.co.jp

次世代型アナログ・RFIC 設計統合環境 Analog Office™ デザインスイートを発表

無線・通信用 IC 設計の生産性向上と「Time to Market」の劇的な改善を提供

サイバネットシステム株式会社(JASDAQ 市場上場 本社:東京、資本金:9 億 9500 万円、代表取締役社長:井上 恵久)は、このほど Applied Wave Research 社(AWR 社、米国カリフォルニア州、社長兼 CEO:ジェームス スポット)が開発したアナログ・RFIC 設計にフォーカスした新製品 Analog Office™(アナログ・オフィス)デザインスイートを 2003 年度第 3 四半期から国内販売を開始することになりましたのでお知らせします。

Analog Office™ デザインスイートは、アナログ・RFIC(高周波集積回路)設計における完全な設計環境を提供するソフトウェアです。この設計環境の特徴は、アナログ・RFIC 設計に必要なとされる周波数領域でのシミュレーションと時間領域でのシミュレーションを、完全に統合された環境で実施できることです。また同製品は、既存のデジタルおよび Mixed Signal IC デザインフローを完全にカバーしており、利用者の開発時間短縮とコスト削減をもたらします。

「Analog Office™ デザインスイートは、革新的な RF 中心のデータモデルと共に、特にアナログ RFIC で設計が困難なギガヘルツ帯の問題を解決することに焦点を当てた、全く新しい IC 設計環境を提供します。Analog Office™ デザインスイートには、RF やマイクロ波、ミリ波の分野で長年に渡り蓄積された知識が集約されており、既存のソフトウェアでは実現できなかった全く新しいレベルのデザインオートメーションと生産性をお届けします。」(開発元 米国 AWR 社 社長兼 CEO:ジェームス スポット)

Analog Office™ デザインスイートの主な機能と特徴

1. インターコネクトドリブンの RF 特性を意識した設計方法

Intelligent Net™(iNet)技術を中心に構築された革新的な「RF 特性を意識した設計方法」です。Analog Office™ デザインスイートの iNet ソリューションは、既存のデジタル的なネットの概念とは異なり、次のような複数の抽出レベルを持つ、正確な RF ネットモデルです。

- ・理想的な「ショート」モデル
- ・集中定数モデル
- ・完全な分布定数伝送モデル
- ・完全な3次元電磁場(EM)モデル

iNet テクノロジは、レイアウトをポスト処理として作業する必要がないように、回路図とレイアウト図の間に完全に一致するリアルタイムな接続情報を提供します。設計の中の他のデバイスに適用されるのと同様に、iNet に対するシミュレーションや解析も完璧に行われ、RF 設計を問題なく完了できることが保証されます。

2. フロント to バック(電気設計から物理設計まで)の完全なアナログ・RFIC 設計環境

Analog Office™ デザインスイートは、フロントエンドからバックエンドまで、アナログ・RFIC 設計に対する、完全に統合化された設計環境を提供します。システムレベルから回路レベルまでの設計や検証など、全ての IC デザインフローに対応するツールセットが用意されています。

- ・デザインエントリと回路図エディタ
- ・時間・周波数領域のシミュレーションと解析
- ・物理的なレイアウトと、各デバイスの自動化された配置・配線、統合された DRC(デザインルールチェック)
- ・完全な3D 電磁場解析ベースの抽出
- ・複雑な RF 測定をサポートする波形表示・解析機能

シリコンゲルマニウム(SiGe)、RF 相補型金属酸化膜半導体(CMOS)、ガリウム砒素(GaAs)などの最先端の半導体プロセス用ファウンドリデザインキットも用意しており、Analog Office™ デザインスイートは、コンセプトから検証までの設計業務全てをサポートします。

3. 強力なシミュレーション機能

Analog Office™ デザインスイートは、包括的で強力なシミュレーション機能を提供します。

- ・業界最速のハーモニックバランス・シミュレータによる周波数領域非線形シミュレーション
- ・Synopsys 社から供給される業界標準の HSPICE シミュレーションエンジンによる、時間領域シミュレーション
- ・任意のレイアウト構造を線形および非線形回路シミュレーションの中に埋め込むことを可能とする平面回路電磁場シミュレーション

Analog Office™ デザインスイートは、ユーザが実証済みのモデルを使いながら、いくつかのシミュレーション技術を結合できるよう構築されています。周波数領域・時間領域でのシミュレーション機能の完全な互換性と、スムーズなインテグレーションを実現するために、モデル、ライブラリおよびメジャメントの開発作業には最も力が注がれました。広範な結果表示機能と強力な解析機能は、高いシミュレーション精度と検

証機能を提供します。

4. 自動配置・配線機能を持つ物理レイアウト機能、統合された DRC、組み込みの 3D 電磁場抽出機能

Analog Office™ デザインスイートには、アナログ・RF 回路ブロックとチップの設計を支援するために、デバイスレベルの自動配置・配線機能を統合化したカスタムレイアウトツールが含まれます。完全に統合された DRC 機能は、配置/配線がいつもプロセスのデザインルールを満たすことを保証するので、エラーのない完全なレイアウト設計が実現できます。iNet データ構造を含むデータモデルは、リアルタイムに更新されるため、物理的な設計プロセスの各ステップにおいて、解析と検証が同時に可能です。ギガヘルツ帯の物理レイアウトでネットを確実にモデリングするために、Analog Office™ デザインスイートは、レイアウトで選択されたネットの SPICE モデルを正確に計算する、組み込みの 3D 電磁場抽出機能を有します。これらの機能により、設計環境やデータベースの切り替えという煩雑な作業から設計者は解放されます。

リリース時期

Analog Office™ デザインスイートの発売は 2003 年度第 3 四半期(10月 - 12月)を予定しています。サポート OS として、Windows NT4、2000 および XP に対応します。

国内予定販売価格

導入形態: 永久ライセンス / 年間レンタル

ライセンス方式: ノードロック / フローティングネットワーク

ノードロック年間ライセンス(契約年数により料金は異なります)

Analog Office™ デザインスイート(ANO-100) ¥1,340,000 ~

機能: 回路図、HSPICE、歩留解析

Analog Office™ デザインスイート(ANO-109) ¥3,600,000 ~

機能: 回路図、HSPICE、歩留解析、Layout、DRC、
Parasitic Extractor、Cadence Flow Integration、
GDS Import/Export、DXF Import/Export、Gerber Export
IBM 7HP RFIC Library、TSMC 0.18um CMOS RFIC Library

Analog Office™ デザインスイート(ANO-320) ¥3,130,000 ~

機能: 回路図、HSPICE、Linear Circuit、Harmonic Balance、
電磁界シミュレータ、EM ソケット、歩留解析、Loadpull Wizard、
IBM 7HP RFIC Library、TSMC 0.18um CMOS RFIC Library

Analog Office™ デザインスイート(ANO-329)

¥4,900,000 ~

機能: 回路図、HSPICE、Linear Circuit、Harmonic Balance、
電磁界シミュレータ、EM ソケット、歩留解析、Loadpull Wizard、
Filter Synthesis Wizard、Layout、DRC、
Parasitic Extractor、Cadence Flow Integration、
GDS Import/Export、DXF Import/Export、Gerber Export
IBM 7HP RFIC Library、TSMC 0.18um CMOS RFIC Library

初年度販売見込み

初年度の販売は、200,000,000 円を見込んでいます。

価格に関する詳細につきましては、下記までご連絡ください。

サイバネットシステム株式会社

応用システム第 2 事業部 営業第 2 グループ

電話 : 03-5978-5460

開発元 アプライド ウェーブ リサーチ社 について

アプライド ウェーブ リサーチ社は米国カリフォルニア州に本社を置き、1994 年の創立以来、マイクロ波・ミリ波に適用される IC、回路基板設計から通信システム設計に至るまで、開発効率を革新的に向上させる設計ソフトウェアを提供しています。世界各国に開発、セールスおよびトレーニングの拠点があり、その製品は 500 社を超える企業で利用されています。

本社所在地:

1960 East Grand Avenue,

Suite 430, El Segundo, California 90245.

会社 URL www.mwoffice.com

サイバネットシステム株式会社について

弊社は科学技術計算分野、特に CAE 関連の多岐にわたる先進的なソフトウェアソリューションサービスの提供を行っております。電気機器、輸送用機器、機械、精密機器、教育・研究機関など様々な業種及び適用分野におけるソフトウェア、教育サービス、技術サポート、コンサルティング等を提供し

ております。構造解析、音響解析、機構解析、制御系解析、通信システム解析、信号処理、光学設計、照明解析、高周波回路解析など多様かつ世界的レベルの CAE ソフトウェアを取扱い、様々な顧客ニーズに対応しております。

この件に関するお問い合わせ
サイバネットシステム株式会社

内容についての問い合わせ

応用システム第 2 事業部 営業第 2 グループ

〒112-0012 東京都文京区大塚 2-9-3 住友不動産音羽ビル2階

TEL.03-5978-5460 FAX.03-5978-6081

E-MAIL:infoawr@cybernet.co.jp

報道の方は

広報室 / 勝又

〒112-0012 東京都文京区大塚 2-15-6 ニッセイ音羽ビル

TEL.03-5978-5430 FAX.03-5978-5441

E-MAIL:irquery@cybernet.co.jp